

P1.18 EXP15 CAP1.0

P1.19 EXP9 CAP1.1

PCONP |= 1 << 2; // Habilitar Timer 1

PCLKSEL0 |= 2 << 4; // Clock for timer1 = CCLK/4 Selecciono clock 50MHz--->20ns

T1\_CTCR &= ~(3<<2); //count control register en cap1.0 y cap1.1 en 00

T1\_CCR |= (1<<2); //habilito el CAP1.0 para que interrumpa

NVIC\_HabilitarIRQ(2); // Habilito interrupcion del Timer1 en el vector de interrupciones.

T1\_TCR\_CE = 0; // Apago y reseteo el temporizador

T1\_TCR\_CR = 0;

T1\_TCR\_CR = 1; // Enciendo el temporizador

T1\_TCR\_CE = 1;

T1\_TCR\_CR = 0;